|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| FACULTAD: | **Tecnología Informática** | | | | |
| CARRERA: |  | | | | |
| ALUMNO/A: |  | | | | |
| SEDE: |  | | LOCALIZACIÓN: |  | |
| ASIGNATURA: | **Sistemas de Computación II** | | | | |
| COMISIÓN: |  | | TURNO: |  | |
| PROFESOR: |  | | FECHA: |  | |
| TIEMPO DE RESOLUCIÓN: | | **90 min** | EXAMEN PARCIAL N°: | | **1 (uno)** |
| MODALIDAD DE RESOLUCIÓN: | | | A Distancia Sincrónico - Escrito | | |
| CALIFICACIÓN: | | |  | | |
| RESULTADOS DE APRENDIZAJE ESPERADO: **Asegurar la comprensión del funcionamiento interno de un Procesador** | | | | | |

Diagrama, Esquemático

Descripción generada automáticamente